FIG. 1 (a)

0	AS
	A S
0	DS
_	DS

D S 4 3

D S 4 4

FIG. 1 (b)

Address field

CM field

Pre-Amble

field

Reserve

FIG. 1 (c)

CM Pre-Write field field

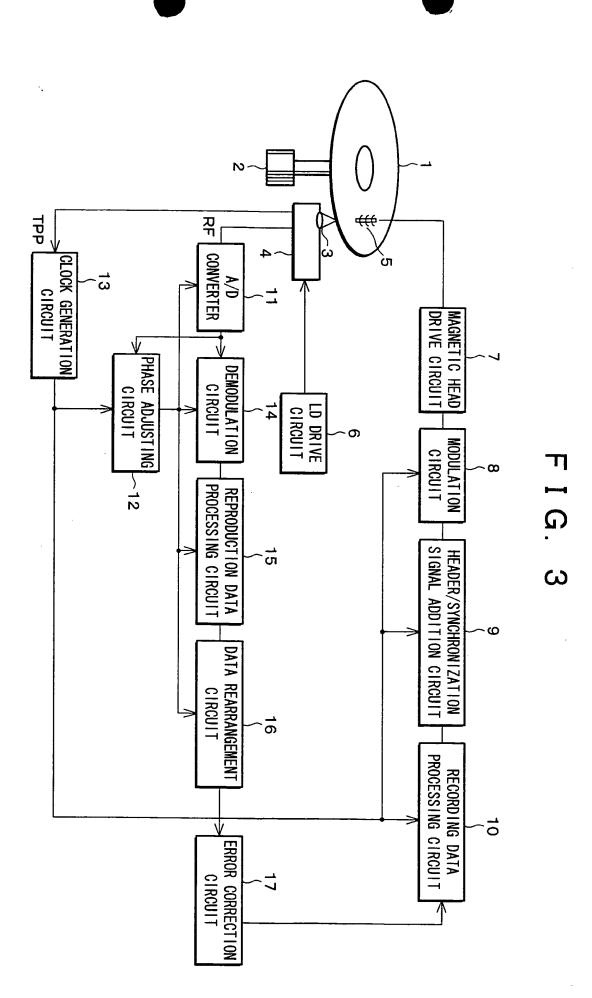
Data field

Post-Write field

ngsaszz okaso

F I G. 2

RECORDING Header S Data	SEGMENT DSO
S	
Data	DS1
Data	DS2
S	$\vdash$
Data	DS3
•••	•••
S	
Data	DS43
Data	DS44



0 A S 0 A S 1 A AS O O o O od DS DS DS 2 DS 2  $\frac{DS}{3}$  $^{\mathsf{D}}_{\mathsf{S}}$ ₹ ▼ 2 D S D S 0 DS 5 5 DS D S 4 3 4 3 2 4 D S 4 4 D S 4 4

D S 4 4	D S 4 3	• • •	DS 5	DS 4	DS 3	DS 2	DS 1	DS 0
				1	_\	i		
D S 4 4	DS 43	•	DS 5	DS 4	DS 3	DS 2	DS 1	D S

FIG. 5

FIG. 6 (a)

0 8 O O od DS

D S 4 3

D S 4 4

FIG. 6 (b)

CM field Pre-Amble field

Address field

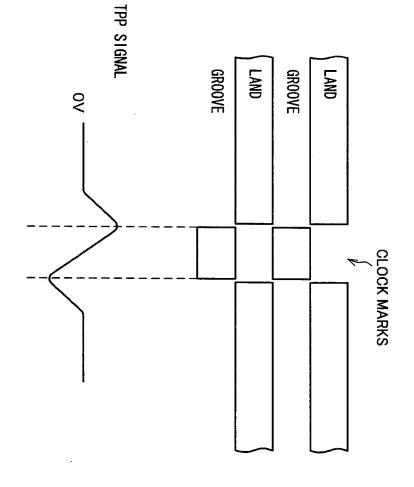
Reserve

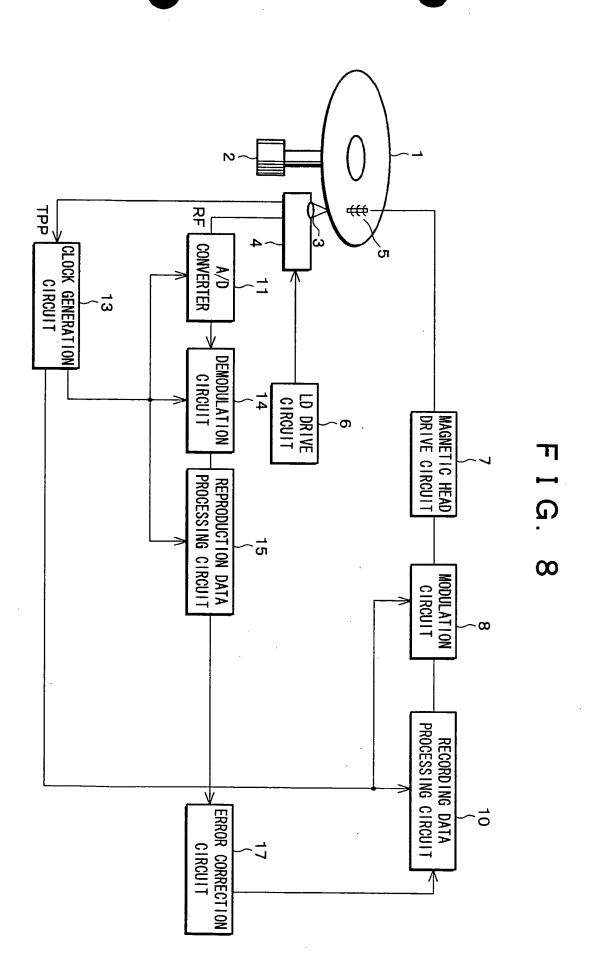
IG. 6 (c)

CM field

Data field

FIG. 7





D S 4 4	D S	•	DS	DS 4	DS 3	DS 2	DS 1	DS 0	AS 0
				₩Z	<u>_</u>				
D S 4 4	D S	•	D S	DS 4	DS 3	DS 2	DS 1	0	o A S

FIG. 9

O DS o O od DS on DS DS 2 DS 2 DS 3  $^{\mathsf{D}}_{\mathsf{S}}$ Λ≤ DS 8 <sup>D</sup> 4 DS 5 DS 5 D S 4 3 D S D S 4 4 D S 4 4